

機能

- ・ 4 MIL-STD-1553A/B二重冗長チャンネル
- ・ XMC. 3(4×PCIe) ホスト・インターフェイス
- ・ 同時BC、31個RT、BM
- ・ Microsoft® Windows® 7、8、8.1、10、XP、Vista (32/64Bit)、Server 2012 R1/R2、Linux®、Solaris、VxWorks®用のハイレベルAPI。他のOSについてはお問い合わせ下さい
- ・ 出力トリガとして個別に設定可能な、12×双方向アビオニクス・ディスクリート
- ・ 2×差動I/Oチャンネル
- ・ ソフトウェア選択可能な結合方式
- ・ 4×各チャンネルのため入力トリガ
- ・ 柔軟なハードウェアRTアドレス
- ・ マルチまたは、デュアル・ファンクション
- ・ 標準IRIG-Bレシーバ/ジェネレータ
- ・ 64Bit、25nsメッセージ・タイムタグ(無制限のタイムスタンプ)
- ・ 外部差動タイムタグ・リセットおよび、クロック入力
- ・ 完全なメッセージのプログラム性
- ・ 柔軟なメッセージ・ステータス/割込み生成



- ・ エラー挿入/検知
- ・ オプション：1553ジャックへのトランジション・ケーブル
- ・ 可変電圧
- ・ RoHS準拠、EU指令 2002/95/EC

Abaco SystemsのRXMC2-1553は、XMC. 3メザニンカードで、MIL-STD-1553A/B Notice II最新世代の性能および、柔軟性を提供します。4チャンネルRXMC-1553は、アプリケーションの開発時間を短縮する先進的なAPIを含みます。

標準機能は、チャンネルごとに1 MbyteのRAM、64Bit、25nsメッセージのタイムタグ、トリガ、高度なBC & RTリンク・リスト構造、エラー挿入/検知、GPS同期IRIG-Bレシーバ/ジェネレータ、自動/手動RT Status BitとMode Code応答、詳細BC機能を含みます。

RXMC-1553バス・モニタは、フル負荷の1553バスの100%監視を提供します。

コンフォーマル・コーティング版が可能です。

マルチ・ファンクション

RXMC2-1553マルチ・ファンクションは、BC、最大31台のRT、BMを同時に動作させます。各々は、二重冗長1553チャンネルを完全にエミュレートできます。

デュアル・ファンクション

デュアル・ファンクションRXMC2-1553インターフェイスは、バス・モニタとバス・コントローラまたは、バス・モニタと最大31のリモート・ターミナルのいずれかで動作し、すべての機能を持っています。

ソフトウェア

Abaco SystemsのハイレベルAPIはソースコードと共に提供され、Microsoft Windows7、8、8.1、10、XP、Vista(32/64Bit)、Server 2012 R1/R2、Linux、Solaris、VxWorksで動作します。他のOSのサポートについてはお問い合わせ下さい。ソフトウェア開発無しに1553機能にアクセスするには、AbacoのMIL-STD-1553バスアナライザ(BusTools/1553)が利用可能です。

仕様

物理的

- ・ XMCメザニンカード(74mm×149mmベゼル除く)
- ・ フロントI/Oインターフェイス

環境

- ・ 標準空冷、フロントI/O動作温度範囲：-40～+85℃
- ・ 相対湿度：5～90%(結露無きこと)

ソフトウェア

- ・ ソースコード提供、API- Windows7、8、8.1、10、XP、Vista (32/64Bit)、Server 2012 R1/R2、Linux、Solaris、VxWorks用のハイレベルAPIライブラリ
- ・ GUI- オプション：BusTools/1553バスアナライザ、シミュレーション、データロギング・ソフトウェア

接続

- ・ ソフトウェア選択可能な、直接結合または、変圧器結合
- ・ I/Oフロント・パネル接続
- ・ 各1553チャンネルのための専用の入力および、出力トリガ
- ・ オプション：1553ジャックへのトランジション・ケーブル

マルチ・ファンクション

- ・ 同時BC、31台のRT、BM

デュアル・ファンクション

- ・ BC/BMまたは、31台のRT/BM

消費電力(4CH @75% duty cycle into transformer coupled bus)

- ・ VPWR = +5 または、+12VDC
- ・ 10.2W(VPWR = +12VDC、75% duty cycle)

オンボード共有RAM

- ・ チャンネルごとに1Mbyte RAM

タイミング

- ・ チャンネルごとに独立64Bit、25nsのメッセージ・タイムタグ
- ・ 時間は、ホストを介して1553のトリガによってプログラム可能
- ・ 全てのタイマーは、ホストを経由して0に同期することが可能
- ・ タイマーは独立してIRIG時間を使用可能
- ・ IRIG-Bレシーバ(AMまたは、DC/TTL)、ジェネレータ(DC/TTL)
- ・ 選択可能な、外部タイムタグ・クロック入力
- ・ 選択可能な、外部タイムタグ・リセット入力

注文情報

RXMC2-1553-G2-4D4	MIL-STD-1553、XMCインターフェイス、デュアル・ファンクション、4CH、32-bit FW、フロントI/O、可変電圧、拡張温度、IRIG、12アビオニクス・ディスクリット
RXMC2-1553-G2-4M4	MIL-STD-1553、XMCインターフェイス、マルチ・ファンクション、4CH、32-bit FW、フロントI/O、可変電圧、拡張温度、IRIG、12アビオニクス・ディスクリット

オプション・ハードウェア

-K	コンフォーマル・コーティング
-CBL	トランジションケーブル、Twinax、3 Lug、CJ70、1553ケーブルジャック
-PCIE	PCI Expressキャリアカード・マウント

内容

バス・コントローラ

- ・ プログラム可能な制御：
 - メジャーおよびマイナー・フレームの内容とタイミング
 - メッセージ間ギャップ時間
 - 応答タイムアウトと遅延応答
- ・ カード動作中のメッセージ、データの修正またはセットアップ
- ・ 複数データ・バッファ
- ・ 起動中のバス・リストに不定期メッセージを挿入
- ・ リアルタイム・メッセージ・データまたはステータスに基づく条件付きメッセージ・シーケンス
- ・ フル範囲のシステム条件および、全検知エラーによる選択可能な割込み生成とステータス・メッセージ
- ・ 広範なプログラムエラー挿入(ワードに基づく)
- ・ プログラム可能なエラー挿入(ワードに基づく)
- ・ 外部時間ソースまたは、トリガへBC動作の同期
- ・ 64Bit、25ns分解能のタイムタグ

フルエラー検知/挿入

- Invalid word
- Bit count error
- High word
- Low word
- Inverted sync
- Manchester
- Late response
- Early response
- No response
- Incorrect RT address
- Parity error
- Invalid command

リモート・ターミナル

- ・ 複数のRTシミュレーション(最大31台)
- ・ プログラム可能なエラー挿入(ワードに基づく)
- ・ カード動作中のメッセージ、データの修正またはセットアップ
- ・ プログラム可能なメッセージの内容
- ・ 選択割り込み
- ・ RT Map監視

バス・モニタ

- ・ フル負荷バスのトラフィックを100%キャプチャ：
 - Time-tagging
 - Word status
- ・ RT/SA/WCにより割込み選択可能
- ・ フィルタリングとトリガのオプション
 - 個別RT/サブアドレス
 - 送信、受信またはブロードキャスト・モード・コード
 - 内部または外部トリガ
 - ユーザ指定データによるトリガ出力
- ・ RT編集モード付きのリアルタイム・バス再生
- ・ IRIG/GPS同期
- ・ プログラム可能なエラー挿入(ワードに基づく)

オプション構成

- ・ コンフォーマル・コーティング
- ・ デュアルまたは、マルチ・ファンクション
- ・ オプション：トランジション・ケーブル
- ・ オプション：PCI Expressキャリア・カード
- ・ カスタム要求はお問い合わせ下さい

オプション・ソフトウェア

BT-1553	Windows用MIL-STD-1553バスアナライザ&データロギング・ソフトウェア
LV-1553	MIL-STD-1553用LabVIEWサポート