

2012年2月29日

トランス内蔵、世界最小 MIL-STD-1553BC/MT/RT**HOLT**
INC.
INTEGRATED CIRCUITS

HOLT Integrated Circuits は、世界最小 MIL-STD-1553 の完全に統合されたターミナルデバイスを発表しました。このデバイス：HI-2130 は、MIL-STD-1553 プロトコルロジック、デュアルトランシーバ、デュアルトランスフォーマ内蔵、15mm×15mm パッケージです。

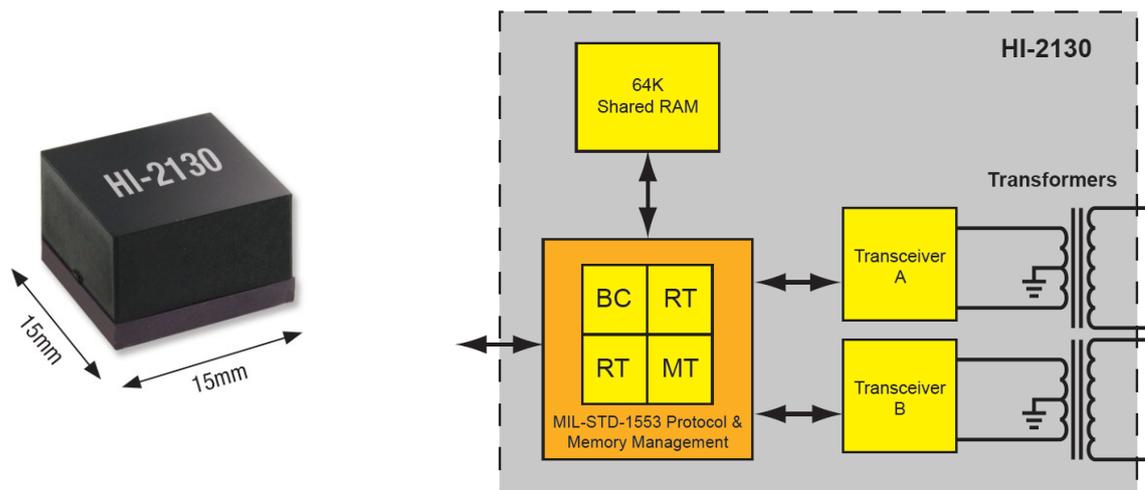
HI-2130 は、ハーメチックシールセラミック BGA 基板上に封入され、トランスが同一パッケージ内に内蔵されています。また、拡張温度範囲：-55～125℃に対応します。

このデバイスは、単一のパッケージでホストインターフェイスとして、16Bit パラレルバス、または SPI インターフェイスを持ちます。また、昨年リリースされた HI-6130/6131 機能を内蔵しています。HI-2130 は、オリジナルの HI-6130 よりも小さなフットプリントにもかかわらず、トランスを内蔵しています。

HOLT ビジネス開発ディレクター、Anthony Murray 氏によると、「この革新的なソリューションは、顧客のアプリケーションに対して明確な利点を与えるであろう。顧客は、スモールフットプリント、拡張温度範囲、高信頼性、競合他社よりはるかに低コストである恩恵を受けることができます。」

デバイスには、バスコントローラ (BC)、バスモニタ (MT)、2×リモートターミナル (RT) が含まれます。それら MIL-STD-1553 機能は、任意の組合せ/同時動作が可能です。有効なターミナルは、デュアルバストランシーバ、トランスを介して MIL-STD-1553 バスと通信を行います。ユーザーはアプリケーションの要件に合わせ、内蔵 64Kbyte の SRAM を各ターミナルに割り当てます。HI-2130 は、外部 EEPROM メモリから専用の SPI ポートを介して、セルフイニシャライズを自動化することができます。

2012年3月末から、サンプル出荷を開始します。



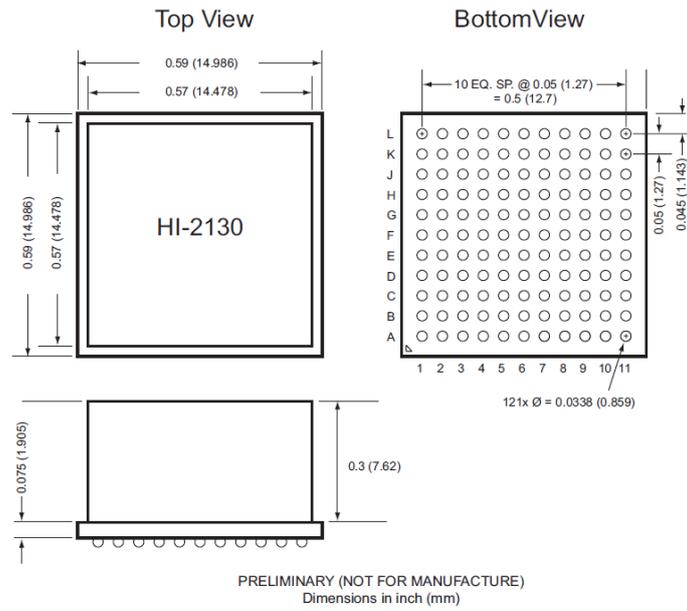
 **株式会社 ナセル**

〒174-0076 東京都板橋区上板橋 1-19-16 アソルティ 2F

お問合せ先

TEL 03-5921-5099
FAX 03-5921-5098
Email sales@nacelle.co.jp
URL www.nacelle.co.jp

パッケージ



ブロック図

